(19) 世界知的所有権機関 国際事務局



(43) 国際公開日 2005 年6 月9 日 (09.06.2005)

PCT

(10) 国際公開番号 WO 2005/053016 A1

INC.) [JP/JP]: 〒1648511 東京都中野区東中野 3 丁目

(51) 国際特許分類7: H01L 21/68, 21/205, C23C 16/458

(21) 国際出願番号: PCT/JP2004/017723

(22) 国際出願日: 2004年11月29日(29.11.2004)

(25) 国際出願の言語: 日本語

(26) 国際公開の言語: 日本語

(71) 出願人 (米国を除く全ての指定国について):株式

会社日立国際電気 (HITACHI KOKUSAI ELECTRIC

(30) 優先権データ: 特願 2003-397743

2003年11月27日(27.11.2003) JF

(72) 発明者; および (75) 発明者/出願人 *(*米国についてのみ): 山口 天和 (YA-

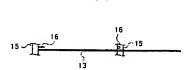
14番20号 Tokyo (JP).

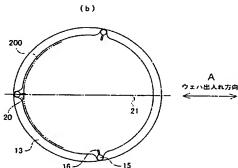
- (75) 発明者/出願人 /米国についてのみ): 山口 天和 (YA-MAGUCHI, Takatomo) [JP/JP]; 〒1648511 東京都中野区東中野 3 丁目 1 4番 2 0号 株式会社日立国際電気内 Tokyo (JP). 盛満 和広 (MORIMITSU, Kazuhiro) [JP/JP]; 〒1648511 東京都中野区東中野 3 丁目 1 4番 2 0号 株式会社日立国際電気内 Tokyo (JP).
- (74) 代理人: 油井透、外(YUI, Tohru et al.); 〒1020072 東京都千代田区飯田橋 4 丁目 6 番 1 号 2 1 東和ビル3 F Tokyo (JP).
- (81) 指定国 (表示のない限り、全ての種類の国内保護が可能): AE, AG, AL, AM, AT, AU, AZ, BA, BB, BG, BR,

[続葉有]

(54) Title: SUBSTRATE TREATMENT APPARATUS, SUBSTRATE HOLDING DEVICE, AND SEMICONDUCTOR DEVICE MANUFACTURING METHOD

(54) 発明の名称: 基板処理装置、基板保持具、及び半導体装置の製造方法





A... WAFER ACCESS DIRECTION

(57) Abstract: A substrate treatment apparatus capable of increasing the uniformity of film thickness on a substrate by eliminating the non-uniform portions of the film thickness on the substrate caused by the effects of columns and substrate placement parts forming a substrate holding device. The substrate treatment apparatus stores a plurality of wafers (substrates) held by a boat (substrate holding device) into a treatment chamber and supplies a treatment gas into the heated treatment chamber to apply a film-forming treatment to the wafers. The boat comprises at least generally vertically installed three columns (15), a plurality of wafer support parts (16) (substrate placement parts) installed on the columns in multiple stages and generally horizontally placing thereon the plurality of wafers at specified intervals, and a plurality of ring-shaped plates (13) installed on the columns (15) generally horizontally to the wafers supported on the wafer support parts (16) at specified intervals.

BW, BY, BZ, CA, CH, CN, CO, CR, CU, CZ, DE, DK, DM, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GII, GM, HR, HU, ID, IL., IN, IS, JP, KE, KG, KP, KR, KZ, LC, LK, LR, LS, LT, LU, LV, MA, MD, MG, MK, MN, MW, MX, MZ, NA, NI, NO, NZ, OM, PG, PH, PL, PT, RO, RU, SC, SD, SE, SG, SK, SL, SY, TJ, TM, TN, TR, TT, TZ, UA, UG, US, UZ, VC, VN, YU, ZA, ZM, ZW.

(84) 指定国 (表示のない限り、全ての種類の広域保護が可能): ARIPO (BW, GH, GM, KE, LS, MW, MZ, NA, SD, SL, SZ, TZ, UG, ZM, ZW), ユーラシア (AM. AZ, BY, KG, KZ, MD, RU, TJ, TM), ヨーロッパ (AT, BE, BG,

CH, CY, CZ, DE, DK, EE, ES, FL, FR, GB, GR, HU, IE, IS, IT, LU, MC, NL, PL, PT, RO, SE, SI, SK, TR), OAPI (BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, ML, MR, NE, SN, TD, TG).

添付公開書類:

-- 国際調査報告書

2文字コード及び他の略語については、定期発行される各PCTガゼットの巻頭に掲載されている「コードと略語のガイダンスノート」を参照。